(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

大阪市北区堂島浜1丁目4番16号 ローラ

ンド株式会社内 (74)代理人 弁理士 山田 正紀 (今)2名)

特開平7-181967

(43)公開日 平成7年(1995)7月21日

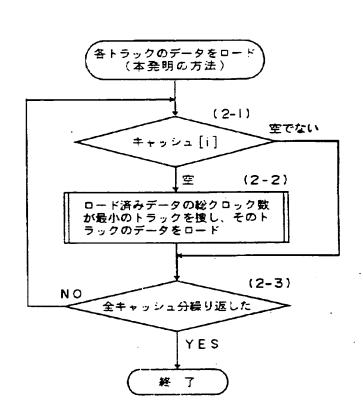
(51) Int.Cl. 6		識別記号		庁内整理番 号	F I				技術表示箇所		
G 1 0 H	1/00	101	C Z								
•	7/02										
				8938 – 5H	G10H	7/ 00	5 2 1	F	•		
•		,			審査請求	未請求	請求項の数2	OL	(全 16 頁)		
(21)出願番号		特膜平5-328	341		(71)出題人	000116068					
						ローラン	ンド株式会社				
(22)出顧日		平成5年(1993)12月24日			大阪府大阪市北区堂島			兵1丁目4番16号			
					(72)発明者	佐藤					

(54) [発明の名称] 演奏データ読込装置

(57)【要約】

【目的】本発明は、例えばフロッピィディスク等の外部 メモリに記憶された演奏データを読み込む演奏データ読 込装置に関し、内部メモリの使用効率を向上させる。

【構成】空いている(または空いた)キャッシュにどこのトラックの演奏データをロードするかを固定的には定めず、ロードされている演奏データの総クロック(演奏時間)の最小のトラックの演奏データをロードする。



9

【特許請求の範囲】

【請求項1】 装填された外部メモリから、1つの曲を 構成する複数のトラックの演奏データを読み込む演奏デ ータ読込装置において、

前記外部メモリから読み込まれた演奏データを、該外部 メモリをアクセスする単位で格納する複数の内部メモリ と、

前記複数の内部メモリに格納された演奏データを、各トラックそれぞれについて順次取り出すデータ取出し手段と、

前記複数の内部メモリ中に空の内部メモリが発生した 際、前記複数の内部メモリに格納されている各トラック 毎の演奏データのうち最短時間で演奏が終了するトラック の演奏データに続く、該トラックの次の演奏データを 前記外部メモリから読み込んで空の内部メモリに格納する 読込制御手段とを備えたことを特徴とする演奏データ 読込装置。

【請求項2】 ディスク装置から、1つの曲を構成する 複数のトラックの演奏データを読み込む演奏データ読込 装置において、

前記ディスク装置から読み込まれた演奏データを、該ディスク装置をアクセスする単位で格納する複数の内部メモリと、

前記複数の内部メモリに格納された演奏データを、各トラックそれぞれについて順次取り出すデータ取出し手段 レ

前記複数の内部メモリ中に空の内部メモリが発生した際、前記複数の内部メモリに格納されている演奏データの各トラック毎の演奏終了時刻と、前記ディスク装置の現在のヘッド位置とに基づいて、前記ディスク装置の、次にアクセスされるメモリ領域を定め、該メモリ領域に記憶された演奏データを前記ディスク装置から読み込んで空の内部メモリに格納する読込制御手段とを備えたことを特徴とする演奏データ読込装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、例えばフロッピィディスク等の外部メモリに記憶された演奏データを読み込む 演奏データ読込装置に関する。

[0002]

【従来の技術】近年、自動演奏装置が広く使用されている。自動演奏装置は、通常、外部メモリ、例えばフロッピィディスクで代表させる)が装填可能に構成されており、好みの楽曲を表わす演奏データが記憶されたフロッピィディスクを装填して演奏を楽しむことができるように構成されている。

【0003】このように構成された自動演奏装置において、自動演奏を行なうには、従来は装填されたフロッピィディスクに記憶された演奏データを一旦RAM等の内部メモリに一曲分全部を転送し、その転送の後、その内

部メモリから演奏データを順次読み出して演奏を行なっていた。ところがこの方法では少なくとも一曲分の演奏データを記憶できる程度の大容量の内部メモリが必要であり、近年一曲分の演奏データがますます増加する傾向にあるため、ますます大容量の内部メモリを備える必要があり、コスト上好ましくない傾向となっている。

【0004】これを解決するため、以下に説明する手法が提案されている。図27は、従来の手法における演奏データのロード方法を示すフローチャート、図28はその従来の手法の説明図である。ここでは、1つの曲を構成するのに必要な演奏の各パート毎の演奏データ、例えばリズムを表わす演奏データ、メロディを表わす演奏データ、ベースを表わす演奏データ等のそれぞれを「トラック」と称する。またここでは、フロッピィディスクのアクセスの単位を「セクタ」と称する。

【0005】図28に示すように、この自動演奏装置では最大5トラックの演奏を行なうことができるものとし、各トラック毎に、セクタ単位のデータが格納される一時メモリであるキャッシュを、キャッシュAとキャッシュBの2つ用意する。そして、図27のステップ27_1に示すように、各トラック毎のキャッシュA、Bが空いているかどうか判断し、空いているキャッシュがあればそのキャッシュに演奏データをロードし(ステップ27_2)、それを全トラックについて順次繰り返していた(ステップ27_3)。

【0006】例えばトラック0~4について、各トラッ ク専用の各2つのキャッシュA、Bを用意し、それらの キャッシュA、Bにデータを格納し、キャッシュAのデ ータを1パケット単位で読み出してバッファに一旦**格納** し、そのバッファからクロックに応じて1メッセージ単 位のデータとしてMIDI出力する。ここで、例えばト ラックOについてキャッシュAの演奏データの読み出し が終了すると、それに引き続いてキャッシュBの演奏デ ータが1パケット単位で順次バッファに**転送され、その** 間にキャッシュAに、キャッシュBに格納された演奏デ ータに引き続く演奏データがフロッピィディスクから読 み出されて格納される。以後同様にして、キャッシュA とキャッシュBが交互に用いられる。他のトラック2~ 5についても同様である。各トラック毎にキャッシュを 2つ用意するのは、フロッピィディスクからキャッシュ に演奏データを転送するのに、1回の転送あたり例えば 0.25秒程度必要とし、これはテンポ120で考える と8分音符1つ分程度に相当し、1つのトラックについ てキャッシュを1つしか備えないとそのキャッシュに格 納された演奏データによる演奏が終了した後次の演奏デ ータが転送されるまでの間、演奏が中断してしまうから である。

【0007】このように構成することにより、フロッピィディスクに格納された演奏データを1曲分まとめてロードすることのできる大容量の内部メモリを備えること

なく、演奏データをフロッピィディスクから少しずつ順 次ロードしながら演奏を行なうことができる。

[0008]

【発明が解決しようとする課題】上述したように1回の データ転送に約0.25秒程度必要とするため、上述 の、フロッピィディスクから内部のキャッシュに少しず つデータ転送を行なう手法では、この転送速度よりキャ ッシュからデータを送出する速度の方が速い、例えばテ ンポの速い演奏を行う場合、クロックに正確な安定した 演奏を行なうためには、1つのトラックあたりのキャッ シュの数を増やす必要がある。しかし、そのように1つ のトラックあたりのキャッシュの数を増やすと、キャッ シュとして必要な全メモリ容量はその装置の最大トラッ ク数に比例して膨大なものになってしまうということに なる。また曲目によっては、その装置の最大トラック数 よりも少ない数のトラックしか使用しない場合もあり、 そのときにはその曲の演奏の間ずっと空のままのキャッ シュが生じてしまい、メモリの使用効率が悪いという問 題がある。

【0009】本発明は、上記事情に鑑み、内部メモリの 使用効率を向上させた演奏データ読込装置を提供するこ とを目的とする。

[0010]

【課題を解決するための手段】上記目的を達成する本発明の第1の演奏データ読込装置は、装填された外部メモリから、1つの曲を構成する複数のトラックの演奏データを読み込む演奏データ読込装置において、

- (1) 外部メモリから読み込まれた演奏データを、外部 メモリをアクセスする単位で格納する複数の内部メモリ
- (2) 上記複数の内部メモリに格納された演奏データを、各トラックそれぞれについて順次取り出すデータ取出し手段
- (3) 上記複数の内部メモリ中に空の内部メモリが発生した際、それら複数の内部メモリに格納されている各トラック毎の演奏データのうち最短時間で演奏が終了するトラックの演奏データに続く、そのトラックの次の演奏データを外部メモリから読み込んで空の内部メモリに格納する読込制御手段

を備えたことを特徴とする。

【0011】また、上記目的を達成する本発明の第2の 演奏データ読込装置は、上記第1の演奏データ読込装置 にいう外部メモリとしてディスク装置を備え、さらに、 上記(3)の読込制御手段に代えて、

(4) 上記複数の内部メモリ中に空の内部メモリが発生した際、それら複数の内部メモリに格納されている演奏データの各トラック毎の演奏終了時刻と、ディスク装置の現在のヘッド位置とに基づいて、ディスク装置の、次にアクセスされるメモリ領域を定め、そのメモリ領域に記憶された演奏データをディスク装置から読み込んで空の内部メモリに格納する読込制御手段

を備えたことを特徴とする。

[0012]

【作用】複数のトラックの演奏データをよく観察してみると、テンポトラックのようにほとんどデータがなかったり、リズムトラックやギターデータが記録されているトラックのように大量のデータが記録されていたりと、データ量は同一ではない。

【0013】そこで、本発明のうち第1の自動演奏装置では、空いている(または空いた)内部メモリにどこのトラックのデータをロードするかを固定的には定めず、ロードされているデータの総クロック最小(演奏時間最短)のトラックのデータをロードするようにしたため、内部メモリの利用効率が上がり、内部メモリの数が少なめであっても、過密データの、クロックに正確な演奏が可能になる。

【0014】また、外部メモリとして、ディスク装置を備えた場合に、そのディスク装置に記憶されたデータをロードする際に、そのディスク装置のヘッドを大きく移動させるとそれだけロードする迄に時間がかかり、したがってヘッドの動きの少ない順序でロードすることが好ましい。本発明の第2の自動演奏装置は、この観点から成されたものであり、基本的には上記第1の自動演奏装置と同様ではあるが、次にロードすべきデータを、ロードされているデータの総クロックの最小トラックのデータに固定するものではなく、総クロックの小さいいくつかのデータの中からヘッドの動きが少なくて済むデータを先にロードすることにより、全体としてより迅速なロードが行なわれる。

[0015]

【実施例】以下、本発明の実施例について説明する。図 1は、本発明の演奏データ読込装置の一実施例の構成を 表わすブロック図である。この自動演奏装置10には、 プログラムを実行するCPU11、CPU11で実行さ れるプログラムを格納するROM12、プログラムの作 業領域として使用されるRAM13が備えられている。 本実施例では、このRAM13内部に、本発明にいう複 数のキャッシュが確保される。

【0016】またこの自動演奏装置10には、演奏の開始(PLAY)、停止(STOP)等を指示するスイッチ14、この自動演奏装置10の状態、例えば演奏中の曲の曲番号や小節番号等を表示する表示器15、フロッピィディスク装置16に装填されたフロッピィディスクをアクセスするフロッピィディスク制御装置17、演奏データをMIDI出力端子から出力するMIDI通信装置18が接続されている。これらの各構成要素11~15,17,18はバス19により互いに接続されている。MIDI通信装置18から出力された演奏データは、外部に接続された。例えば自動演奏装置に入力され、この自動演奏装置により、入力された演奏データに基づく自動演奏が行な

われる。尚、ここでは、演奏データ読込装置に自動演奏 装置が接続されるものとして説明するが、本実施例の演 奏データ読込装置を内包した自動演奏装置を構成しても よいことはもちろんである。

【0017】図2、図3は、本実施例におけるデータ転送処理の基本概念を示した、それぞれフローチャート、データの流れを示す説明図である。図3に示すように、この実施例では5つのキャッシュが用意されており、図2のルーチンのステップ2_1において番号i(i=0~4)のキャッシュが空か否かを判断し、空のキャッシュがあった場合、ステップ2_2において、ロード済データの総クロック数が最小のトラックを捜し、そのトラックのデータをロードする。これを全キャッシュには、キャッシュとトラックとの固定的な対応づけはなく、キャッシュが発生する毎に、総クロック数が最小、即ちロードした演奏データが最も早くなくなってしまするようにしたものである。

【0018】以下、このデータ転送について詳細に説明 する。図4は、本実施例における、フロッピィディスク 装置16 (図1参照) に装填されたフロッピィディスク 中の、今から演奏しようとするある曲の演奏データのデ ータ構造を示した図である。この曲の演奏には3つのト ラックが使用され、トラック1の演奏データは、そのフ ロッピィディスクのセクタ0と、セクタ1の一部とに記 憶されており、その各セクタ内のトラック 0 の演奏デー タのクロック数 (演奏時間) はそれぞれ150,10で ある。またトラック1の演奏データは、セクタ1の一部 と、セクタ2、セクタ3と、セクタ4の一部とに記憶さ れており、その各セクタ内のトラック1のクロック数 は、それぞれ、10,50,50,50である。同様 に、トラック2の演奏データは、セクタ4の一部と、セ クタ5,6に記憶されており、各セクタ内のトラック2 のクロック数は、それぞれ20、100、40である。 【0019】図5~図14は、フロッピィディスクに記 憶された図4に示すデータ構造の演奏データが、図3に 示す5つのキャッシュに転送(ロード)される際の転送 手順と、そのデータ転送に伴う図1に示すCPU11で 実行されるデータ転送のためのルーチンで使用される各 種フラグ、レジスタ等の値の変化を示した模式図であ る。

【0020】これらの図5~図14に示す各種フラグ、 レジスタ等の役割りは以下のとおりである。

- ・Load Ptr [i]:番号i ($i=0\sim2$)のトラックの演奏データを最後にロードしたキャッシュの番号 ($0\sim4$)を格納するレジスタ
- ・Load Time [i]:番号iのトラックの、それまでキャッシュにロードされた演奏データの総クロック数を格納するレジスタ

- ・SectCnt[i]:番号iのトラックの、未だキャッシュにロードされていない、残りのセクタの数を格納するレジスタ
- ・PlayNo[i]:番号iのトラックの、次に出力 される演奏データが格納されているキャッシュの番号を 格納するレジスタ
- ・Cache [j] :番号jのキャッシュにロードされた演奏データが記憶されていた、フロッピィディスクのセクタの番号を格納するレジスタ
- ・Free [j]:番号jのキャッシュが空('1')であるか否('0')かを示すフラグ
- ・Next[j]:番号jのキャッシュに格納された演奏データに引き続く、その演奏データのトラックと同一のトラックの演奏データが格納されたキャッシュの番号を格納するレジスタ。自分が最後のときは'-1'が格納される。

【0021】以下、図5~図14について順を追って説 明する。図5、図6は、演奏開始前の演奏準備段階にお けるデータ転送を示すものであり、先ず図5に示すよう に、最初は全てのキャッシュが空であるから、キャッシ ュ0、1、2に、それぞれトラック0、1、2の各先頭 の演奏データが格納されたセクタ 0、1、4の演奏デー タが順次転送される。これにより、LoadPtr [0], LoadPtr [1], LoadPtr [2] に、それぞれ、転送先のキャッシュ番号0、1、2が格 納され、LoadTime [0], LoadTime [1], Load Time [2] に、それぞれ、転送さ れたセクタ内の各トラック0、1、2の演奏データの総 クロック数 `150'、 '10'、 '20' が格納され る。またSectCont[0]、SectCont [1], SectCont[2] には、それぞれ、トラ ック0.1.2の演奏データが格納された、未だキャッ シュに転送されていないセクタ数 '1', '3', '2'が格納される。

【0022】さらにPlayNo[0], PlayNo [1], PlayNo [2]には、演奏のための各トラックの演奏データの取り出し先であるキャッシュ番号 0', '1', '2'が格納される。またCache [0], Cache [1], Cache [2]には、そのキャッシュに転送された演奏データが記憶されていたフロッピィディスクのセクタ番号 '0', '1', '4'が格納される。キャッシュ3, 4には未だ転送さ

4 か格納される。キャッシュ3、4には末た転送されていないため、Cache[3], Cache[4]は空である。またキャッシュ0, 1, 2にはデータが転送されたため、 $Free[0] \sim Free[2]$ には、それぞれ'0'が格納される。キャッシュ3, 4は空であるためFree[3], Free[4]には'1'が格納されている。さらに、キャッシュ1, 2, 3に格納された演奏データが、現在のところ、各トラック0,

め、Next [0] $\sim Next$ [2] には、最終であることを示す'-1'が格納され、また、Next [3], Next [4] には初期値としての'-1'が格納されている。

【0023】次に、 $LoadTime[0] \sim Load$ Time[2] を比較し、総クロック数の最小のトラック (ここではトラック 1) について空のキャッシュ 3 に 演奏データが転送され、空のキャッシュ 4 がまだ残って いるため、キャッシュ 3 にデータが転送された段階における、 $LoadTime[0] \sim LoadTime$

[2]を比較し、総クロック数の最小のトラック(今度はトラック 2)について空のキャッシュ4に演奏データが転送され、これにより、キャッシュ0~4の全てについて演奏データが転送される。

【0024】図6は、そのときの状態を示した図である。LoadPtr[1],LoadPtr[2]には、それぞれ、対応するトラックの、最後に転送したデータのデータ転送先であるキャッシュ番号'3',

'4'が格納され、Load Time [1], Load Time [2]には、それぞれ、トラック 1, 2に関する転送された演奏データの総クロック数 '10-50', '20+12' 0が格納され、SectCont[1], SectCont[2]には、それぞれ各トラック 1, 20データ未転送のセクタ数 '2', '1'が格納される。

【0025】また、Cache [3], Cache [4]には、そこに格納された演奏データのセクタ番号 '2', '5' が格納され、Free [3]、Free [4]にはデータが格納されていることを示す '0' が格納される。さらに、Next [1]、Next [2]には、次の演奏データの格納先であるキャッシュ番号 '3', '4' が格納される。

【0026】このようにして、全てのキャッシュ $0\sim4$ に演奏データがロードされた後、演奏が開始される。図7は、演奏開始後、10クロックに相当する時間が経過した後の状態を表わすものである。10クロック経過したことにより、Load Time [0], Load Time [1], Load Time [2] は、図6の状態のときよりもそれぞれ10クロックずつ減り、それぞれ140, 140, 10+100 となる。このとき、キャッシュ1に格納されていた演奏データによる演奏が終了し、110 = 1, 110 = 1

【0027】これによりキャッシュ1は空になったため、 $SectCnt[0] \sim SectCnt[2]$ が '0'ではないトラック(ここではトラック $0\sim 2$ のいずれも'0'ではない)に関し、 $LoadTime[0] \sim LoadTime[2]$ の内容が比較され、総クロック数の最小のトラック1の、次の演奏データがキ

ヤッシュ1にロードされる。

【0028】図8は、キャッシュ1にトラック1の演奏データがロードされた後の状態を示した図である。キャッシュ1にセクタ3の演奏データが転送され、Cache [1] = 3、Free [1] = 0に変更され、Next [3] = 1に変更され、さらにLoadPtr [1] = 1、LoadTime [1] = 50-50、Sect Cont [1] = 1に変更される。

【0029】図9は、図8の状態から10クロック経過後の状態を示す図である。10クロック経過したことにより、LoadTime [0], LoadTime [1], LoadTime [2]は、図8の状態のときよりもそれぞれ10クロックずつ減り、 '130', '40+50', '0+100' となる。このときキャッシュ2に格納された演奏データによるトラック2の演奏が終了し、Free[2]=1, Next[2]=-1に変更される。またPlayNo[2]が4に変更され、キャッシュ4に格納されたトラック2の演奏データによる演奏が開始される。

【0030】また、キャッシュ2は空になったため、SectCnt[0]~SectCnt[2]が '0'ではないトラックに関しLoadTime[0]~LoadTime[2]の内容が比較され、総クロック数の最小のトラック1の、次の演奏データが、図10に示すように、キャッシュ2にロードされる。キャッシュ2に、トラック1の次の演奏データ、即ちセクタ4の演奏データが転送され、Free[2]=0に変更され、Next[1]=2に変更され、さらにLoadPtr[1]=2、LoadTime[1]=40+50+50、SectCnt[1]=0に変更される。

【0031】SectCnt[1]=0となったことから、トラック1の演奏データは、全てキャッシュにロードされたことになる。図11は、図10に示す状態から、さらに40クロック経過後の状態を示す図である。40クロック経過したことにより、LoadTime [0], LoadTime [1], LoadTime [2] は、図10の状態よりもそれぞれ40クロックずつ減り、'90', '0+50+50', '60'となる。

【0032】このときキャッシュ3に格納されたトラック1の演奏データは空になり、Free[3]=1, Next[3]=-1に変更され、PlayNo[1]=1に変更され、今度はキャッシュ1に格納されたトラック1の演奏データによる演奏が行なわれる。またキャッシュ3は空になったため、 $SectCnt[0]\sim SectCnt[2]$ が '0' ではないトラックに関し、 $LoadTime[0]\sim LoadTime[2]$ の内容が比較され、総クロック数の最小のトラック2の、 χ の演奏データがキャッシュ3にロードされる。

【0033】図12は、キャッシュ3にトラック2の、

次の演奏データ、即ちセクタ6の演奏データがロードされた状態を示した図である。Cache[3]=6, Free[3]=0に変更され、また、Next[4]=3に変更される。さらに、LoadPtr[2]=3, LoadTime[2]=60+40, SectCnt[2]=0に変更される。

【0034】図13は、図12の状態から更に50クロ ック経過した後の状態を示す図である。50クロック経 過したことにより、LoadTime [0], Load Time [1], LoadTime [2]は、図12に 示す状態のときよりもそれぞれ50クロックずつ減少 し、それぞれ、40,0+150,10+40となる。 【0035】このとき、キャッシュ1に格納されたトラ ック1の演奏データは空になり、Free[1]=1, Next[1] = -1に変更され、PlayNo[1]= 2に変更される。また、キャッシュ1が空になったこ とから、SectCnt[0]~SectCnt[2] が'O'ではないトラックに関し、LoadTime [0] ~Load Time [2] が比較されるが、ここ ではSectCnt[1]=0, SectCnt[2] =0、すなわち、トラック1,2の演奏データのキャッ シュへのロードは既に終了しているため、残りのトラッ クロの演奏データがキャッシュ1にコードされる。

【0036】図14は、キャッシュ1にトラック0の次の演奏データ、即ちセクタ1の演奏データが転送された状態を示した図である。Cache[1]=1, Free[1]=0に変更され、またNext[0]=1に変更される。さらにLoadPtr[0]=1, LoadTime[0]=40+10, SectCnt[0]=0に変更される。

【0038】さらにその後ろ10クロック経過すると、この曲一曲分の演奏データによる演奏が全て終了する。以下、フロッピィディスクに記憶された演奏データのデータフォーマットについて説明し、次いで、図5~図14を参照して説明した演奏データの転送に関連した各種ルーチンについて説明する。

【0039】図15は、フロッピィディスクに記憶された演奏データのフォーマットを示した図である。先頭に

1バイトのヘッダがありそこに総トラック数が記述されている。その後ろは、トラック毎のデータとなっており、トラック毎のデータの先頭の4バイトはそのトラックの長さ(バイト数)が記述され、その後ろに実際の演奏データが記述されている。

【0040】図16は演奏データのフォーマットを示した図である。各演奏データは2バイトの時間情報部分と3バイトのデータ情報部分で構成されている。図17は演奏データ中のデータ情報部分の詳細を示した図である。3バイトのMIDI情報はそのまま記述され、MIDI情報が2バイト、1バイトの場合は余分なところをFFhで埋めている。さらに、時間情報のみ、テンポ、拍子、終了情報なども記述することができる。

【0041】次に、図18~図26のルーチンについて 説明するが、既に図5~図14を参照してデータ転送の 具体例について詳細に説明したため、以下では、各ルー チンについて簡単に説明するにとどめる。以下に、既出 のものも含め、図18~図26のルーチンで使用される 主なレジスタ、フラグの役割りについてまとめて説明す る。

- ・Cache [MAX_CACHE] [512]:ディスクから演奏データがロードされるキャッシの番号が格納されるレジスタ
- ・PlayNo[MAX_TRACK]: 次に出力される演奏データが格納されたキャッシュの番号が格納されるレジスタ
- ・PlayAddr [MAX_TRACK]: 次に出力 される演奏データのキャッシュ内のアドレスが格納され るレジスタ
- ・TimeCount [MAX_TRACK]: 特時間 カウンタ
- ・LoadPtr [MAX_TRACK]: 最後にロードされたキャッシュの番号が格納されるレジスタ
- ・LoadTime [MAX_TRACK]: 既にキャッシュにロードされた演奏データの、トラック毎のクロック数を記憶するレジスタ
- ・SectCnt [MAX_TRACK]:各トラック のロードが終了したか調べるために演奏データが記録さ れている残りのセクタ数が格納されるレジスタ
- ・EndFlag [MAX_TRACK] : そのトラックの演奏が既に終了したか否かを示すフラグ
- ・Next [MAX_CACHE]: 次のキャッシュ番号が格納されるレジスタ
- ·Free [MAX_CACHE]:そのキャッシュが 空か否かを示すレジスタ ('1'が空を表わす)
- ・SetData[trk][3]:出力される演奏データをトラック毎に記憶するレジスタ
- ・work [5]:5パイトの演奏データを時間情報部分とデータ情報部分とに分離するために使用される作業用レジスタ

・work 0:ロード済み演奏データの総クロック数が 最小のトラックを捜すために総クロック数を一時的に格 納しておく作業用レジスタ

*Song:曲番号が格納されるレジスタ

・EndCount:曲の終了を調べるためのレジスタ・Buff:総トラック数を調べるための作業用レジス

Ą

・TrkNo:その曲のトラック数が格納されるレジス タ

・trk:トラックループカウンタ1

・ t r k O : トラックループカウンタ 2

・trk1:ロード済クロック(LoadTime)が 最小のトラックのトラック番号が格納されるレジスタ

・i:ループカウンタ

・MeasCount:小節番号計測用レジスタ

・Measure:小節番号が格納されるレジスタ 図18は電源オンで実行が開始される、メインルーチン のフローチャートである。

【0042】ステップ18_1では、フロッピィディス ク装置にフロッピィディスクが入っているか否かが調べ られる。尚、図中には示されていないが、フロッピィデ ィスクが抜かれると、クロック停止と全音楽消去の処理 が行なわれた後、ステップ18_1に飛ぶ。ステップ1 8_2では、曲番号を記憶しておくレジスタSongに '0'がセットされる。本実施例では、簡単のため、曲 の演奏は必ず0番の曲から開始されるものとしてステッ プ18_3では、初期化が行なわれる。すなわち、全ト ラック分のPlayNo, PlayAddr, Time Count, LoadPtr, SectCnt, Loa dTimeに'O', EndFlagに'1'、全キャ ッシュのNextに'O'、Freeに'1'、Mea sCount, Measureに'0'が格納される。 【0043】ステップ18_4では、曲番号記憶レジス タSongで示される曲の演奏準備が行なわれる。詳細 については後述する。ステップ18_5では、小節カウ ンタの準備が行なわれる。詳細は後述する。以上で演奏

【0044】 PLAYスイッチが押されるとステップ 18_7 に進み、クロック割り込みの発生が指示される。ステップ 18_8 ではストップ(STOP)スイッチが押されたか否かが調べられ、押されていないときはステップ 18_9 に進んで曲の終了を表わすレジスタ End Count が調べられ、曲の途中(<math>EndCount > 0)のときはステップ 18_1 0に進む。

の準備が終了し、ステップ18_6で、プレイ(PLA

Y)スイッチが押されるのを待つ。

【0045】ステップ $18_{-}10$ では、ディスクからキャッシュ(Cache)へのデータロードが指示され、ステップ $18_{-}11$ では小節番号表示が指示される。ステップ $18_{-}10$, $18_{-}11$ の詳細については後述する。一方、STOPスイッチが押された場合、もしくは

曲の終了の場合、ステップ18_12に進み、STOP スイッチが押されたことに伴う処理が指示される。詳細 については後述する。

【0046】ステップ18_13ではSongに1が加えられ、ステップ18_4ではSongがフロッピィディスクに記録されている曲数以下か否か調べられ、フロッピィディスク中にまだ演奏されていない曲が残っているときはそのままステップ18_3に戻り、最終曲まで演奏されたときはSongに '0' がセットされて先頭の曲に戻った上でステップ18_3に戻る。

【0047】以上のようにして、フロッピィディスクに記憶された演奏データに基づいて、循環的に演奏が繰り返される。図19は、図18のステップ18_4で実行される、Songで示される曲の演奏準備を行なうサブルーチンのフローチャートである(図5参照)。先ずステップ19_1では、その曲のトラック数を調べるために、その曲ファイル(図15参照)の先頭部分の1セクタを、作業用レジスタBuffにロードする。

【0048】ステップ19_2では、その曲のトラック数を記憶するレジスタTrkNo、曲の終了を調べるためのレジスタEndCountに、ヘッダに書かれているトラック数をセットする。ステップ19_3では、トラックループカウンタtrkに'0'をセットする。

【0049】ステップ 19_4 では、ロードの終了を検出するために、trkトラックで示されるのデータが何セクタに渡って記録されているか計算し、その値をSectCnt[trk]にセットする。ステップ 19_5 では、trkで示されるトラックの先頭の演奏データが格納されているセクタの演奏データをCache[trk]にロードする。

【0050】ステップ19_6では、ステップ19_5でロードが発生したので、SectCnt[trk]から1が引き算される。ステップ19_7では、ステップ19_5で何クロック分の演奏データがロードされたかを調べ、そのクロック数を、キャッシュにこれまでにロードされていた演奏データのクロック数を記憶するレジスタLoadTime [trk]にセットする。

【0051】ステップ 19_8 では、最後にロードされたキャッシュの番号を記憶するレジスタLoadPrt [trk]に、trkをセットする。ステップ 19_9 では、次に出力される演奏データが格納されたCacheの番号を記憶するレジスタPlayNo[trk]に trkをセットし、さらに、次に出力される演奏データのキャッシュ内のアドレスを記憶するレジスタPlayAddr[trk]に演奏データの先頭アドレスをセットする。

【0052】ステップ19_10では、次の演奏データのセットが指示される。詳細については後述する。ステップ19_11では、trkに '1' が加えられ、ステップ19_12ではtrkがTrkNo以内か否か調べ

られ、t r k が T r k N o 以内であればステップ <math>19 4に戻り、t r k が T r k N o を越えるとステップ <math>19 $_13$ へ進む。ステップ 19 $_13$ では、図 18 に示すメインルーチンにおけるステップ 18 $_10$ と同様に、演奏データのロードが指示される。ステップ 19 $_13$ のルーチンの詳細については後述する。

【0053】図20は、図19のルーチンのステップ 19_10 で実行される、次の演奏データをセットする処理を行なうサブルーチンのフローチャートである(図6 参照)。ステップ 20_1 では、PlayNo[trk]が作業レジスタ<math>noにセットされ、また、PlayAddr[trk]が作業レジスタaddrにセットされる。

【0054】ステップ20_2では、作業用ループカウンタiに'0'がセットされる。ステップ20_3では、iが5以内か否か調べられる。これは、演奏データは、図16にあるように5バイトで構成されており、1バイトずつ読み込むため5回読み込む必要があるからである。i<5の場合ステップ20_4に進み、addrが512(1セクタのバイト数)以内か否か調べられる。addr \geq 512の場合、ステップ20_5に進み、PlayNo[trk]に、次に演奏される演奏データがロードされたキャッシュ番号が記憶されたレジスタNext[no]がセットされ、Next[no]に、次が存在しないことを示す値'-1'がセットされ、さらにFree[no]にそのキャッシュが空であることを示す値'1'がセットされる。

【0055】ステップ20_6では、作業用レジスタw ork [i] にキャッシュCache [no] [add r] がセットされ、ステップ20_7でiに'1'が加えられてステップ20_3に戻る。ステップ20_3でi \geq 5であると判定されるとステップ20_8に進み、 待時間カウンタTimeCount [trk] に新しい時間が加えられる。

【0056】ステップ20_9では、出力される演奏データを記憶するレジスタSetDataに新しいデータがセットされる。図21は、図18に示すメインルーチンのステップ18_10、および図19に示すサブルーチンのステップ19_13で実行される。空のキャッシュをさがしてその空のキャッシュにロード済み時間の最も少ないトラックの演奏データをロードするロードデータサブルーチンのフローチャートである。

【0057】先ずステップ 21_1 では、キャッシュの番号を示す作業用カウンタiに '0' がセットされる。ステップ 21_2 では、そのキャッシュが空かどうかを示すレジスタFree[i] が調べられ、空いていればステップ 21_2 に進み、空いていなければステップ 21_1 14に進む。

【0058】以下のステップ21_3~ステップ21_

8はロード済み時間の少ないトラックを捜す処理である。ステップ21_3では、トラック番号を示す作業用レジスタtrk0に 0 がセットされ、ロード済クロックが最小のトラックのトラック番号を示す作業用レジスタtrk1に0がセットされ、さらに最小クロック数を捜すための作業用レジスタwork0に、本装置で扱える最大時間MAX_TIMEがセットされる。

【0059】ステップ 21_4 では、ロード完了レジスタSectCnt[trk0]が正か否かが調べられ、正であればステップ 21_5 に進み、そうでなければステップ 21_7 に進む。ステップ 21_5 ではwork0がLoadTime[trk0]を越えるか否かが調べられ、<math>work0>LoadTime[trk0]の場合ステップ 21_6 に進み、そうでないときはステップ 21_7 に進む。

【0060】ステップ 21_6 では、作業用レジスタw ork 0にLoad Time [trk0]がセットされ、さらにtrk1にtrk0がセットされる。ステップ 21_7 ではtrk0に '1' が加えられる。ステップ 21_8 では、trk0がTrkNo以下か否か調べられ、trk<TrkNoの場合ステップ 21_4 に戻り、 $trk \ge$ TrkNoの場合ステップ 21_9 に進む。

【0061】ステップ21_9では、workのがステップ21_3で格納されたMAX_TIMEから変更されたか調べられ、変更されていないときは終了し、変更されていたときはステップ21_10に進む。ステップ21_10以降は、データのロードに伴う処理である。ステップ21_10では、trk1で示されるトラックの、次の演奏データがCache[i]にロードされる。

【0062】ステップ21_11では、SectCnt [trk1] から'1'が引き算される。ステップ21_12では、ステップ21_10で何クロック分の演奏 データがロードされたかを調べ、その値がLoadTime [trk1] に加算される。ステップ21_13では、ロードに関するリンク情報の更新のため、最後にロードされたキャッシュの番号を記憶するLondPtr [trk1] がNext [i] にセットされ、LondPtr [trk1] に1がセットされ、Free [i] に'0'がセットされる。

【0063】ステップ21_14ではiに'1'が加えられる。ステップ21_15では、iがキャッシュの数・MAX_CACHE以内か否か調べられ、未だ処理の行なわれていないキャッシュがあるときはステップ21ー2に進み、全てのキャッシュについて処理が終了したときはこのルーチンを抜ける。

【0064】図22は、演奏データの出力指示、次のデータのセット、ロード済みカウンタの更新、曲の終りを 検出して自動的に演奏終了する指示を行なうクロック割 込みルーチンのフローチャートである。このクロック割込みルーチンは、図18のメインルーチンのステップ18_7でクロック割込みの発生が指示されたことを受けて発生する割込み用クロックにより、所定時間間隔毎に起動される。

【0065】このルーチンが起動されると、先ずステップ22_1において、トラックカウンタtrkに'0'がセットされる。ステップ22_2では、そのトラックの演奏が既に終了しているか否かを示すレジスタEndFlag[trk]が調べられ、終了しているときはステップ22_8に進み、そうでないときはステップ22_3に進む。

【0066】ステップ22_3では、TimeCount[trk]から'1'が引き算される。ステップ22_4では、TimeCount[trk]が正か0以下かが調べられ、正の場合ステップ22_7に進み、0以下の場合ステップ22_5に進む。

【0067】ステップ22_5ではデータの出力が指示される。このステップ22_5の詳細については後述する。ステップ22_6では、次のデータのセットが指示される。詳細については、図20が参照され既に説明されている。

【0068】ステップ22_7では、LoadTime [trk]から'1'が引き算される。ステップ22_ 8では、EndCountが正か0か調べられ、正の場合ステップ22_10に進み、0の場合ステップ22_ 9に進む。ステップ22_9では、自動終了のために演奏停止処理が指示される。詳細については後述する。

【0069】ステップ22_10ではtrkii'1'が加算される。ステップ22_11ではtrkiiTrkiiの以下か否か調べられ、trk<Trkiiのときはステップ22_2に戻り、 $trk \ge Trkii$ ののときはステップ22_12に進む。ステップ22_12では、小節番号計測用レジスタMeasCountii'1'が加算される。

【0071】図23は、図22に示すクロック割込みルーチンのステップ22_5で実行される、演奏データをその種類によりMIDI出力端子に出力したり、テンポ、拍子を更新したり、曲の終りを検出するサブルーチンのフローチャートである。ステップ23_1ではDataSet [trk]がMIDI情報であるか否か調べられ、MIDI情報であった場合はステップ23_2に進んで、DataSet [trk]がMIDI出力端子から出力される。

【0072】ステップ23_3では、DataSet [trk]がテンポ情報であるか否か調べられ、テンポ 情報であった場合はステップ23_4に進みテンプが変 更される。ステップ23_5では、DataSet [trk]が拍子情報であるか否か調べられ、拍子情報であった場合はステップ23_6に進み、拍子が変更される。

【0073】ステップ23_7ではDataSet [trk]が終了情報であるか否かが調べられ、終了情報であった場合はステップ23_8に進み、EndCountから '1'が引き算され、EndFlag [trk]に '0'がセットされる。図24は、図18に示すメインルーチンのステップ18_12で実行される、演奏停止処理を行なうサブルーチンのフローチャートである。【0074】ステップ24_1ではクロック割り込みが停止され、ステップ24_2では、発音中の全楽音の消音処理が実行される。図25は、図18に示すメインルーチンのステップ18_5で実行される、小節カウンタの曲頭の休符区間を検出し、楽譜通りの小節番号にするための処理を行なうサブルーチンのフローチャートである。

【0075】ステップ25_1では、曲の先頭から最初の発音までの時間(休符時間)が検出され、その値が作業用レジスタRestTimeにセットされる。ステップ25_2では、RestTimeが3未満か否か調べられ、3未満であればステップ25_3に進む。ステップ25_3でなければステップ25_5に進む。ステップ25_3では、Measureに '0' がセットされてこのルーチンを抜ける。

【0076】ステップ25_4では、RestTimeが5未満か否か調べられ、5未満であればステップ25 _5に進み、そうでなければステップ25_6に進む。ステップ25_5では、アウフタクトの小節番号として、Measureに'-1'がセットされ、このルーチンを抜ける。ステップ25_6では、Measureに'0'がセットされ、このルーチンを抜ける。

【0077】図26は、図18のメインルーチンのステップ18_11で実行される、小節番号を表示する処理を行なうサブルーチンのフローチャートである。ステップ26_1では、Measureが0以上か否か調べられ、0以上の場合ステップ26_2に進み、そうでなければ26_3に進む。ステップ26_2では、表示器にMeasure÷1の値が表示される。

【0078】ステップ26_3では、表示器にMeasureの値が表示される。尚、上記実施例では、2つのトラックに跨る演奏データが記憶されたセクタは、各トラック毎に2回ロードされているが、別のトラックで既にロードされている演奏データがどこかのキャッシュにあったら、その演奏データの再度のロードは行わず、あたかもそのキャッシュにロードしたかのようにしてロー

ドの時間を少なくするようにしてもよい。また上記実施例では、単純に、クロック数の少ないトラックの演奏データをロードするように構成されているが、空いているキャッシュにどこのトラックの演奏データをロードするかを決定する処理(図18のステップ18_3~ステップ18_8の処理)を変更して、ロード済み総クロック数だけではなく、ディスクのヘッド移動時間等も加味した評価により、どのトラックの演奏データをロードするかを決定してもよい。

[0079]

【発明の効果】以上説明したように、本発明の演奏データ読込装置は、空いている(または空いた)内部メモリにどこのトラックの演奏データをロードするかを固定的には定めず、ロードされている演奏データの総クロックの最小のトラックの演奏データもしくはこれにディスク装置のアクセスのためのヘッド位置を加味したトラックの演奏データをロードするものであるため、内部メモリの利用効率が上がり、少ない数の内部メモリでクロックに正確な演奏が可能となる。

【図面の簡単な説明】

【図1】本発明の演奏データ読込装置の一実施例の構成 を表わすブロック図である。

【図2】本実施例におけるデータ転送処理の基本概念を 示したフローチャートである。

【図3】本実施例におけるデータ転送処理の基本概念を 示したデータの流れを示す説明図である。

【図4】フロッピィディスク中の、今から演奏しようとするある曲の演奏データのデータ構造を示した図である。

【図5】データ転送のためのルーチンで使用される各種 フラグ、レジスタ等の値の変化を示した模式図である。

【図 6 】 データ転送のためのルーチンで使用される各種 フラグ、レジスタ等の値の変化を示した模式図である。

【図7】データ転送のためのルーチンで使用される各種 フラグ、レジスタ等の値の変化を示した模式図である。

【図8】データ転送のためのルーチンで使用される各種 フラグ、レジスタ等の値の変化を示した模式図である。

【図9】データ転送のためのルーチンで使用される各種 フラグ、レジスタ等の値の変化を示した模式図である。

【図10】データ転送のためのルーチンで使用される各種フラグ、レジスタ等の値の変化を示した模式図であ

۵,

【図11】データ転送のためのルーチンで使用される各種フラグ、レジスタ等の値の変化を示した模式図である。

【図12】データ転送のためのルーチンで使用される各種フラグ、レジスタ等の値の変化を示した模式図である。

【図13】データ転送のためのルーチンで使用される各種フラグ、レジスタ等の値の変化を示した模式図である。

【図14】データ転送のためのルーチンで使用される各種フラグ、レジスタ等の値の変化を示した模式図である。

【図15】フロッピィディスクに記憶された演奏データのフォーマットを示した図である。

【図16】演奏データのフォーマットを示した図である。

【図17】演奏データ中のデータ情報部分の詳細を示した図である。

【図18】メインルーチンのフローチャートである。

【図19】Songで示される曲の演奏準備を行なうサブルーチンのフローチャートである。

【図20】次の演奏データをセットする処理を行なうサブルーチンのフローチャートである。

【図21】トラックの演奏データをロードするロードデータサブルーチンのフローチャートである。

【図22】 クロック割込みルーチンのフローチャートである。

【図23】演奏データをその種類によりMIDI出力端子に出力したり、テンポ、拍子を更新したり、曲の終りを検出するサブルーチンのフローチャートである。

【図24】演奏停止処理を行なうサブルーチンのフローチャートである。

【図25】小節カウンタの曲頭の休符区間を検出し、楽 譜通りの小節番号にするための処理を行なうサブルーチ ンのフローチャートである。

【図26】小節番号を表示する処理を行なうサブルーチンのフローチャートである。

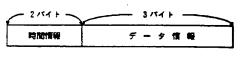
【図27】従来の手法における演奏データのロード方法 を示すフローチャートである。

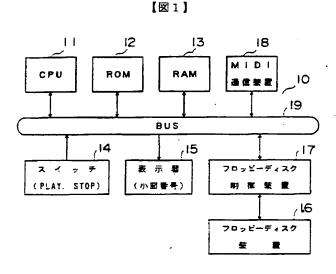
【図28】従来の手法の説明図である。

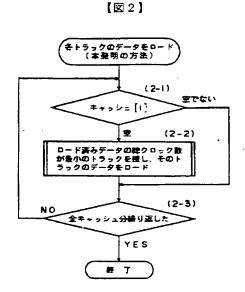
【図4】

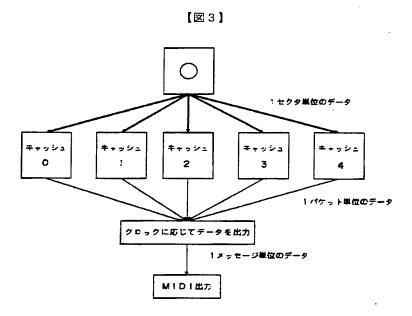
【図16】

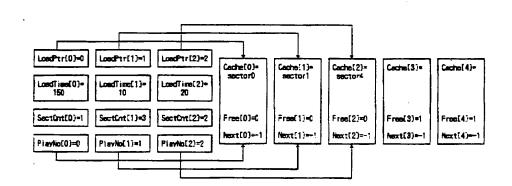
トラック書号	trackO		track I				track2		
そのセクタ内 のクロック数	150	10	10	50	50	50	20	100	40
セクタ番号	sector0	sectori		sector2	sector3	sector4		sector5	sectorê



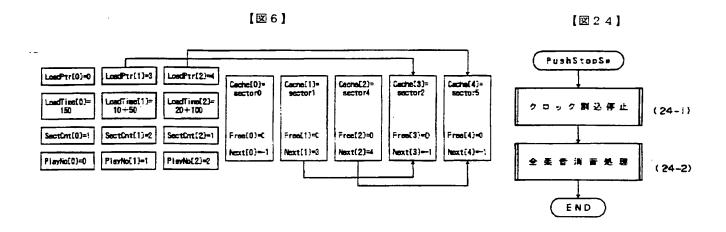




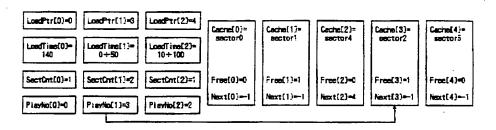




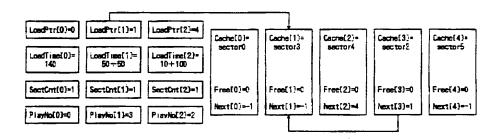
[図5]



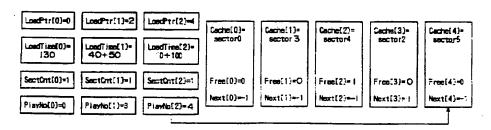
【図7】



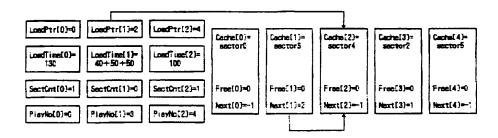
[図8]



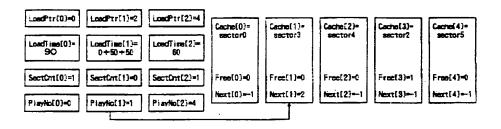
【図9】



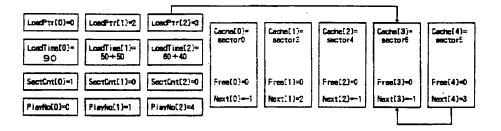
[図10]



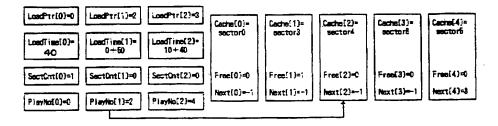
【図11】



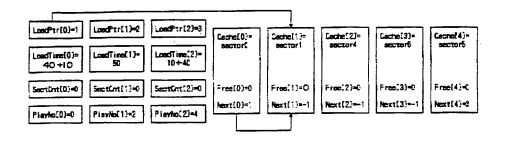
【図12】

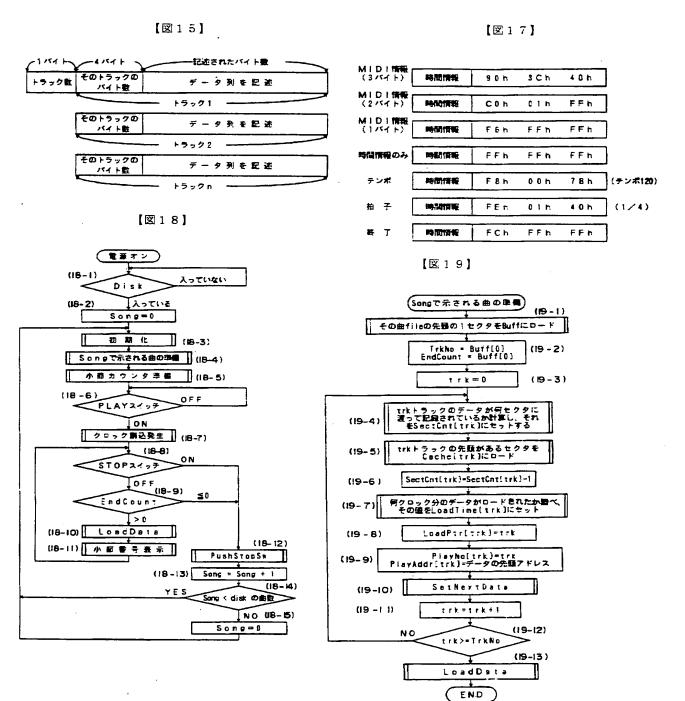


【図13】



【図14】





【図20】

【図21】

(21 - 3)

- (21-4)

mork0=LoadTime[trk0]

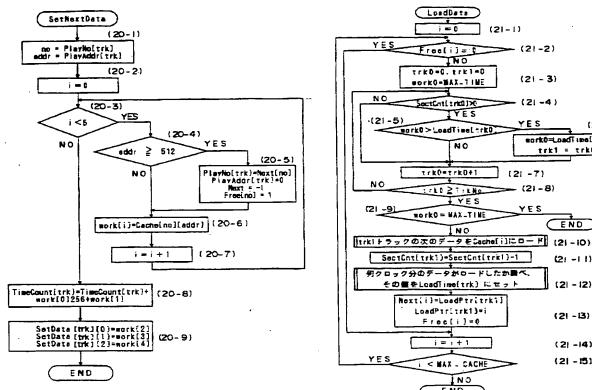
(END)

trk1 = trk0

YES

[21-7]

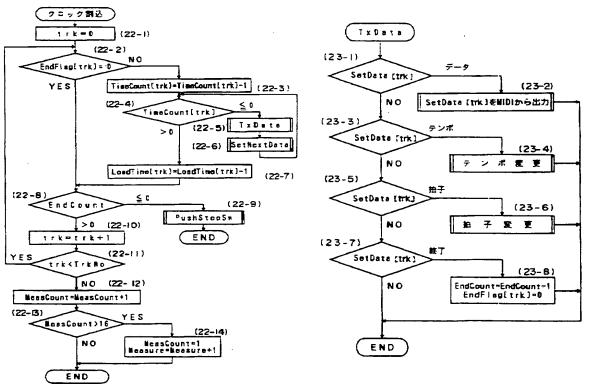
(21-8)

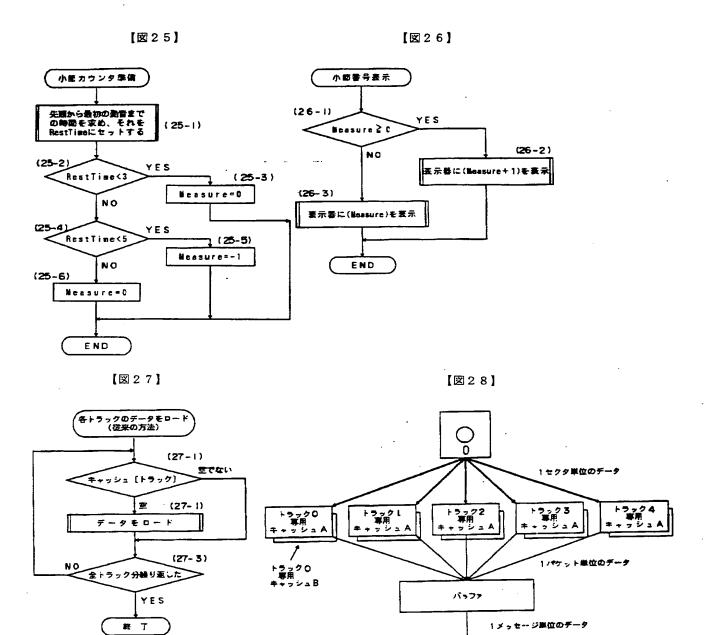


(21 - 12)Nextii 3=LoadPtritrki 3 LoadPirlirk13=i (21 - 13)Frec[i]=0 i = 1 + 1 (21 - 14) $\{21 - 151$ < MAX - CACHE INO END

【図22】

【図23】





MIDI出力